

PARTNER-Jet2 用
ARM20 ピン変換アダプタ Cortex10/20
[型番 Cortex-DEBUG-ADP]
マニュアル

(CoreSight 10/20 コネクタ用変換アダプタ)

この度は、JTAG専用デバッガ『PARTNER-Jet2』をお買い上げ頂きまして誠に有難うございます。PARTNERは、効率的なターゲットシステムのデバッグ環境を提供するために京都マイクロコンピュータ株式会社が開発、製造、販売している製品であり、たいへん有用なツールとして長く使用していただけるものと確信いたします。本製品の性能を十分に引き出してご使用頂くために、取扱説明書を熟読されるようお願い致します。

- ★ 本プログラム及び説明書は著作権法で保護されており、弊社の文書による許可がない限り複製、転載、改変等一切お断りいたします。
- ★ PARTNER(ハードウェア、プログラムおよび説明書)に関する著作権、販売権および総ての権利は京都マイクロコンピュータ株式会社が所有します。
- ★ 本製品の内容および仕様は予告なしに変更されることがありますのでご了承ください。
- ★ 本製品は、万全の注意を払って製作されていますが、ご利用になった結果については、京都マイクロコンピュータ株式会社は一切の責任を負いかねますのでご了承ください。
- ★ 本書で取り上げるプログラム名、システム名、CPU名などは、一般に各メーカーの商標です。

取り扱い上の注意

本書では製品を安全にお使いいただくための項目を次のように記載しています。



特定しない一般的な注意・警告を示します。



感電のおそれがあることを示します。



発煙または発火のおそれがあることを示します。

本製品を安全にお使いいただくために次の注意事項をお守りください。



煙や異臭、異音が生じたら使わない

万一、発熱、煙、異臭、異音が発生したら、すぐに電源を OFF にして、USB ケーブルや電源コードをコンセントから抜いてください。そのまま使用すると感電や火災のおそれがあります。



分解・修理・改造はしない

本製品を分解・修理・改造しないでください。誤動作の原因となるばかりでなく、感電、火傷、けがのおそれがあります。



本製品内に異物(液体・金属等)を入れない

コーヒーなどの液体やクリップなどの金属片が本体製品内部に入らないように気をつけてください。通気孔などのすきまから金属片や針金などの異物を差し込まないでください。感電や火災のおそれがあります。



ぬれた手で本製品や電源コードを触らない

ぬれた手で本製品や電源コードを触らないでください。感電するおそれがあります。



高温、多湿、ほこりの多い場所や直射日光のたる場所に置かない、使用しない

本製品をほこりの多い場所や湿気が多い場所、直射日光のあたる場所には置かないでください。本製品の故障、および火災になるおそれがあります。



重いものを上にのせたり圧力をあたえない

本製品の上に重いものをのせたり、圧力がかかるような環境に置かないでください。本製品の故障、及び火災になるおそれがあります。



落としたり、振動や衝撃をあたえない

本製品及び付属物を高いところから落としたり、振動や衝撃がかかるような環境に置かないでください。本製品の故障の原因となります。



急激な環境(温度や湿度)で使用しない

本製品を温度や湿度が急激に変化する環境下で使用しないでください。本製品の故障の原因となります。



コネクタの接続や電源投入順序を守る

ターゲットボードとの接続や電源の投入は本書の説明を熟読してから作業を開始します。間違った接続をされると故障や火災になる可能性があります。不明な点はお問い合わせください。



通風孔をふさがない

製品の底部や上部にある通風孔をふさがないように注しててください。過熱による故障や火災になる恐れがあります。

輸出に関する注意事項

本製品を日本国から輸出する場合は、安全保障貿易管理制度の輸出者等遵守基準に従い、該非確認(該非判定)を行った上で輸出する必要があります。

目次

取り扱い上の注意.....	2
1 製品構成[Cortex-DEBUG-ADP]	4
2 ターゲットの推奨回路.....	5
2.1 ターゲットボード上に用意する 20 ピン JTAG コネクタ	6
2.1.1 20 ピンコネクタ(JTAG 接続).....	6
2.1.2 20 ピンコネクタ(JTAG 接続) ピン配列	7
2.1.3 20 ピンコネクタ(SWD 接続).....	8
2.1.4 20 ピンコネクタ(SWD 接続) ピン配列	9
2.2 ターゲットボード上に用意する 10 ピン JTAG コネクタ	10
2.2.1 10 ピンコネクタ(JTAG 接続).....	10
2.2.2 10 ピンコネクタ(JTAG 接続) ピン配列	11
2.2.3 10 ピンコネクタ(SWD 接続).....	12
2.2.4 10 ピンコネクタ(SWD 接続) ピン配列	13
3 アダプタ基板の取り扱い	14
3.1 ARM20 ピン変換アダプタ Cortex10/20 基板 (Cortex-DEBUG-ADP)	14
3.1.1 JP1 Cortex Debug 12 ピンの接続設定 出荷時 TRACE_CLK 設定.....	14
3.1.2 JP2 Cortex Debug 16 ピンの接続設定 出荷時 TRACE_D1 設定.....	15
3.1.3 JP3 設定.....	15
3.1.4 JP4 Cortex Debug 18 ピンの接続設定 出荷時 TRACE_D2 設定.....	15
3.1.5 JP5 Cortex Debug 20 ピンの接続設定 出荷時 TRACE_D3 設定.....	16
3.1.6 JP6 Cortex Debug 9 ピンの接続設定 出荷時 GND 設定.....	16
3.2 寸法図	17

1 製品構成[Cortex-DEBUG-ADP]

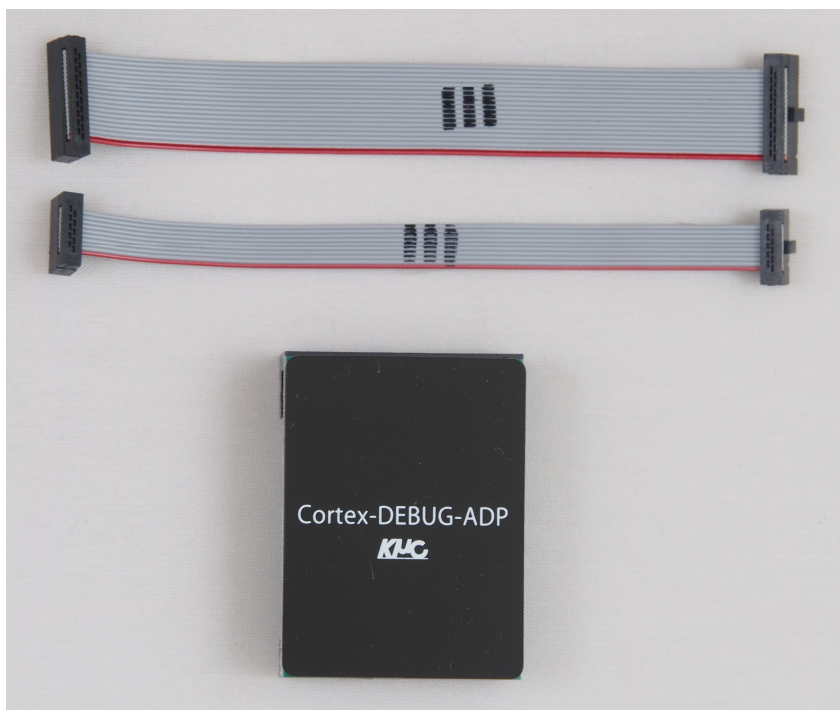


図1 製品構成

10 ピンケーブル(CA10P)

20 ピンケーブル(CA20P)

ARM20 ピン変換アダプタ Cortex10/20 基板(Cortex-DEBUG-ADP)

プローブの接続やケーブル(フレキ基板)の取り扱いおよびターゲット基板への接続の方法や注意事項は、Jet2ハードウェアマニュアルを参照ください。

2 ターゲットの推奨回路

本製品はハーフピッチ 10/20 ピン Cortex Debug (CoreSight 10/20) コネクタ用のプローブになります。ターゲットボードに搭載されたコネクタのピンに合わせて付属の 10 ピンまたは 20 ピンケーブルで接続してください。また、本製品は JTAG 及び SWD に対応しています。接続に関しては、各機能代表的な接続を後述の接続図や JP 設定を参照してください。これ以外の接続方法に関しては、JP 設定を参照し、設計、接続をしてください。

本製品ではトレース対応の JTAG 及び SWD 機能を使ったデバッグを行うことはできません。ご使用の場合は PARTNER-Jet2 Model20 と Trace ユニット Type A ARM/SH 38Pin Mictor[JET2H-TR38A]及び Trace ユニット Type A 用オプションプローブ ARM Cortex Debug 20Pin[PRB-Cortex20P]が必要です。

PARTNER-Jet2(ARM) ハードウェアマニュアルもあわせてご確認ください。

ARM では、以下の 2 種類の JTAG コネクタと 1 種類の ETM コネクタが定義されています。本製品ではハーフピッチ 10/20 ピン Cortex Debug コネクタを使用します。ハーフピッチ 10/20 ピン Cortex Debug コネクタ以外のコネクタについては、それぞれの取扱説明書を参照してください。

20 ピンコネクタ：(ETM 非対応)

2.54 ピッチで 20 ピンのボックスコネクタのフル仕様タイプ。

14 ピンコネクタ：(ETM 非対応)

2.54 ピッチで 14 ピンのボックスコネクタの簡易仕様タイプ。

20 ピンコネクタ：(Cortex Debug 対応) <本製品で対応するコネクタ>

1.27 ピッチで 20 ピンのボックスコネクタのフル仕様タイプ。

10 ピンコネクタ：(Cortex Debug 対応) <本製品で対応するコネクタ>

1.27 ピッチで Cortex Debug20 ピンの簡易仕様タイプ。

38 ピン ETM コネクタ：(ETM 対応)

38 ピン高密度インピーダンスマッチコネクタ(AMP 製 Mictor コネクタ) で ETM 対応タイプ。

2.1 ターゲットボード上に用意する20ピンJTAGコネクタ

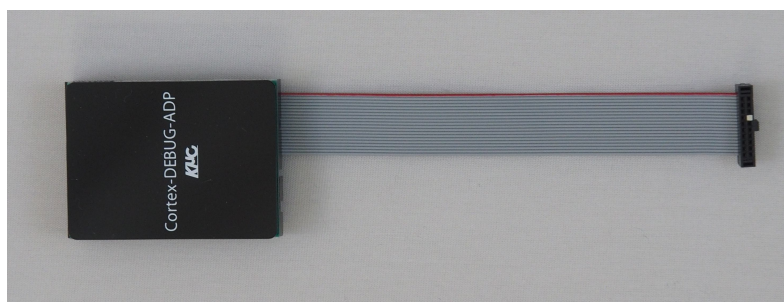


図2 20ピン接続

2.1.1 20ピンコネクタ(JTAG接続)

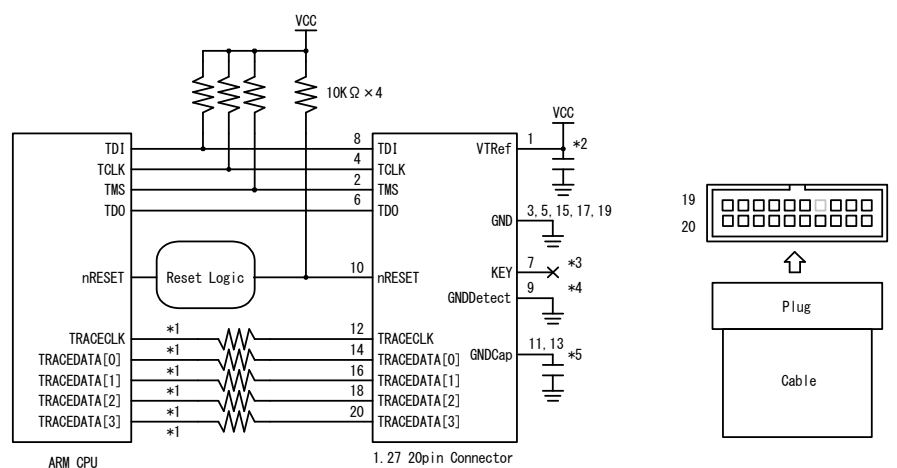


図3 20ピンJTAG 接続コネクタ推奨回路例

- 注1. パターン長はできるだけ短くしてください。
- 注2. TCLK 信号 のクロックパターン長はできるだけ短くして、GND で囲んでシールドしてください。
- 注3. 本製品ではトレース機能は使用できません。トレース信号(*1) はターゲットCPUに機能がある場合、接続することを推奨します。その場合、信号パターンはできるだけ短くして、配線長をそろえてください。また、他の信号からのクロストークに特に注意してください。未接続のトレース信号は、コネクタの端子を GND に接続してください。ターゲットの基板の状態や CPU のドライブ能力などでダンピング抵抗などを入れる必要がある場合がありますので、抵抗(33Ω)が実装できるようにすることを推奨します。
- 注4. *2 コネクタ付近にパスコン(0.1uF)を配置してください。VTRefは直接信号の IO 電源を接続することを推奨します。
- 注5. *3 KEY は Plug 側で埋められています。コネクタのピンのない位置と合わせて挿入してください。
- 注6. *4 出荷時 9ピンは本製品内で GND に接続されています。JP 設定を参照してください。
- 注7. *5 VTRef同等のパスコン(0.1uF)を接続し、AC的にGNDに接続することを推奨します。未接続でも構いません。
- 注8. リセットロジックは、PARTNER-Jet2 用 ARM 20ピン 標準プローブマニュアル『2.3リセット回路について』(9ページ)を参照してください。

2.1.2 20ピンコネクタ(JTAG接続) ピン配列

コネクタ型番 SAMTEC 製 SHF-110-01-L-D-TH

表 20ピンコネクタ(JTAG接続) ピン配列

コネクタピン番号	CPU 信号名	備考
1	VTRef	I/O 電源
2	TMS	
3	GND	
4	TCLK	
5	GND	
6	TDO	
7	KEY	キーピン(*1)
8	TDI	
9	GND	(*2)
10	nRESET	
11	GNDCap	(*3)
12	TRACECLK	(*4)
13	GNDCap	(*3)
14	TRACEDATA0	(*4)
15	GND	
16	TRACEDATA1	(*4)
17	GND	
18	TRACEDATA2	(*4)
19	GND	
20	TRACEDATA3	(*4)

注1. *1 KEY は Plug 側で埋められています。コネクタのピンのない位置と合わせて挿入してください。

注2. *2 出荷時 9ピンは本製品内で GND に接続されています。JP 設定を参照してください。

注3. *3 VTRef同等のパスコン(0.1uF)を接続し、AC 的に GND に接続することを推奨します。未接続でも構いません。

注4. *4 本製品ではトレース機能は使用できません。トレース信号はターゲット CPU に機能がある場合、接続することを推奨します。

2.1.3 20ピンコネクタ(SWD接続)

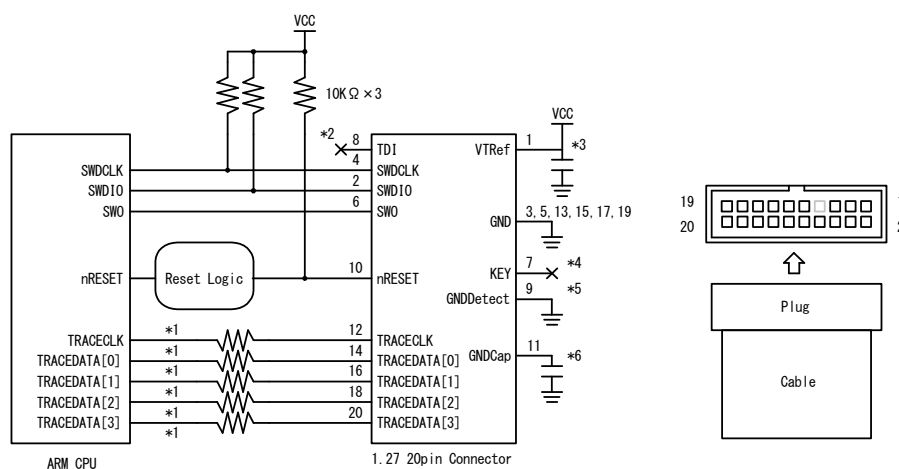


図4 20ピンSWD 接続コネクタ推奨回路例

- 注1. パターン長はできるだけ短くしてください。
- 注2. SWDCLK 信号 のクロックパターン長はできるだけ短くして、GND で囲んでシールドしてください。
- 注3. 本製品ではトレース機能は使用できません。トレース信号(*1) はターゲットCPUに機能がある場合、接続することを推奨します。その場合、信号パターンはできるだけ短くして、配線長をそろえてください。また、他の信号からのクロストークに特に注意してください。未接続のトレース信号は、コネクタの端子をGND に接続してください。ターゲットの基板の状態やCPUのドライブ能力などでダンピング抵抗などを入れる必要がある場合がありますので、抵抗(33Ω)が実装できるようにすることを推奨します。
- 注4. *2 TDI信号は、オプションです。CPU側が機能兼用ピンのJTAGで接続可能な場合は、TDI信号は接続することを推奨します。CPU側に該当する端子がない場合は未接続でかまいません。
- 注5. *3 コネクタ付近にパスコン(0.1µF)を配置してください。VTRefは直接信号のIO電源を接続することを推奨します。
- 注6. *4 KEYはPlug側で埋められています。コネクタのピンのない位置と合わせて挿入してください。
- 注7. *5 出荷時9ピンは本製品内でGNDに接続されています。JP設定を参照してください。
- 注8. *6 VTRef同等のパスコン(0.1µF)を接続し、AC的にGNDに接続することを推奨します。未接続でも構いません。
- 注9. リセットロジックは、PARTNER-Jet2用ARM 20ピン標準プローブマニュアル『2.3リセット回路について』(9ページ)を参照してください。

2.1.4 20ピンコネクタ(SWD接続) ピン配列

コネクタ型番 SAMTEC 製 SHF-110-01-L-D-TH

表5 20ピンコネクタ(SWD接続) ピン配列

コネクタピン番号	CPU 信号名	備考
1	VTRef	I/O 電源
2	SWDIO	
3	GND	
4	SWCLK	
5	GND	
6	SWO	
7	KEY	キーピン(*1)
8	-	オプション(*2)
9	GND	(*3)
10	nRESET	
11	GNDCap	(*4)
12	TRACECLK	(*5)
13	GNDCap	(*4)
14	TRACEDATA0	(*5)
15	GND	
16	TRACEDATA1	(*5)
17	GND	
18	TRACEDATA2	(*5)
19	GND	
20	TRACEDATA3	(*5)

注1. *1 KEY は Plug 側で埋められています。コネクタのピンのない位置と合わせて挿入してください。

注2. *2 TDI 信号は、オプションです。CPU 側が機能兼用ピンの JTAG で接続可能な場合は、TDI 信号は接続することを推奨します。CPU 側に該当する端子がない場合は未接続でかまいません。

注3. *3 出荷時 9ピンは本製品内で GND に接続されています。JP 設定を参照してください。

注4. *4 VTRef 同等のパスコン(0.1uF)を接続し、AC 的に GND に接続することを推奨します。未接続でも構いません。

注5. *5 本製品ではトレース機能は使用できません。トレース信号はターゲット CPU に機能がある場合、接続することを推奨します。

2.2 ターゲットボード上に用意する10ピンJTAGコネクタ

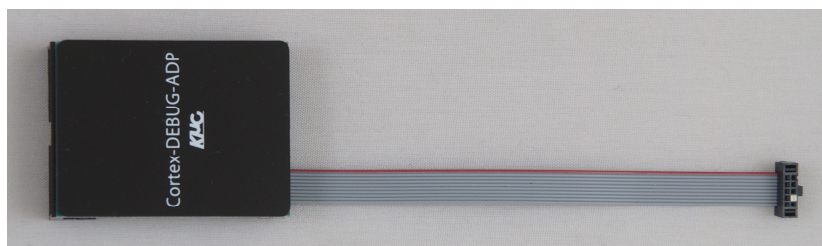


図6 10ピン接続

2.2.1 10ピンコネクタ(JTAG接続)

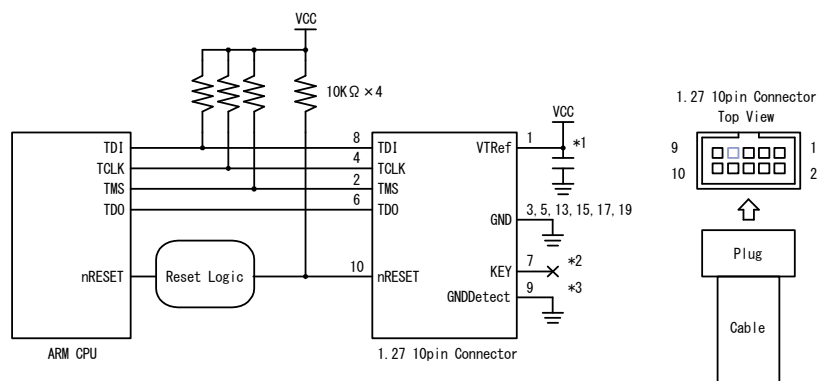


図7 10ピンSWD 接続コネクタ推奨回路例

注1. パターン長はできるだけ短くしてください。

注2. *1 コネクタ付近にパスコン(0.1uF)を配置してください。VRefは直接信号のIO電源を接続することを推奨します。

注3. *2 KEYはPlug側で埋められています。コネクタのピンのない位置と合わせて挿入してください。

注4. *3 出荷時9ピンは本製品内でGNDに接続されています。JP設定を参照してください。

注5. リセットロジックは、PARTNER-Jet2用ARM 20ピン標準プローブマニュアル『2.3リセット回路について』(9ページ)を参照してください。

2.2.2 10ピンコネクタ(JTAG接続) ピン配列

コネクタ型番 SAMTEC 製 SHF-105-01-L-D-TH

表 10ピンコネクタ(JTAG接続) ピン配列

コネクタピン番号	CPU 信号名	備考
1	VTRef	I/O 電源
2	TMS	
3	GND	
4	TCLK	
5	GND	
6	TDO	
7	KEY	キーピン(*1)
8	TDI	
9	GND	(*2)
10	nRESET	

注1. *1 KEY は Plug 側で埋められています。コネクタのピンのない位置と合わせて挿入してください。

注2. *2 出荷時 9ピンは本製品内で GND に接続されています。JP 設定を参照してください。

2.2.3 10ピンコネクタ(SWD接続)

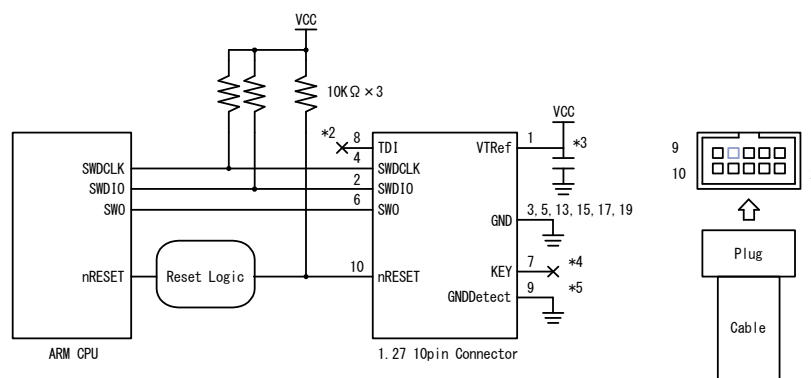


図8 10ピンSWD 接続コネクタ推奨回路例

- 注1. パターン長はできるだけ短くしてください。
- 注2. SWDCLK 信号 のクロックパターン長はできるだけ短くして、GND で囲んでシールドしてください。
- 注3. *2 TDI 信号は、オプションです。CPU 側が機能兼用ピンの JTAG で接続可能な場合は、TDI 信号は接続することを推奨します。CPU 側に該当する端子がない場合は未接続でかまいません。
- 注4. *3 コネクタ付近にパスコン(0.1uF)を配置してください。VTRef は直接信号の IO 電源を接続することを推奨します。
- 注5. *4 KEY は Plug 側で埋められています。コネクタのピンのない位置と合わせて挿入してください。
- 注6. *5 出荷時 9ピンは本製品内で GND に接続されています。JP 設定を参照してください。
- 注7. リセットロジックは、PARTNER-Jet2 用 ARM 20ピン 標準プローブマニュアル『2.3 リセット回路について』(9 ページ) を参照してください。

2.2.4 10ピンコネクタ(SWD接続) ピン配列

コネクタ型番 SAMTEC 製 SHF-105-01-L-D-TH

表9 10ピンコネクタ(SWD接続) ピン配列

コネクタピン番号	CPU 信号名	備考
1	VTRef	I/O 電源
2	SWDIO	
3	GND	
4	SWCLK	
5	GND	
6	SWO	
7	KEY	キーピン(*1)
8	-	オプション(*2)
9	GND	(*3)
10	nRESET	

注1. *1 KEY は Plug 側で埋められています。コネクタのピンのない位置と合わせて挿入してください。

注2. *2 TDI 信号は、オプションです。CPU 側が機能兼用ピンの JTAG で接続可能な場合は、TDI 信号は接続することを推奨します。CPU 側に該当する端子がない場合は未接続でかまいません。

注3. *3 出荷時 9ピンは本製品内で GND に接続されています。JP 設定を参照してください。

3 アダプタ基板の取り扱い

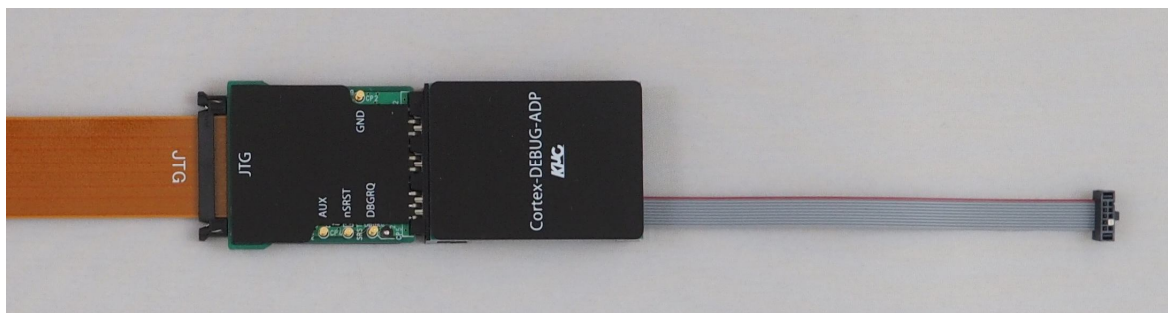


図10 プローブ基板への接続

3.1 ARM20ピン変換アダプタCortex10/20基板 (Cortex-DEBUG-ADP)

ターゲット CPU とデバッグコネクタの接続に応じて、各ジャンパの設定を行ってください。出荷時は、JTAG+ETM の設定になっています。

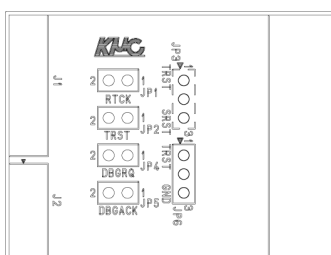


図11 JP

3.1.1 JP1 Cortex Debug 12ピンの接続設定 出荷時TRACE_CLK設定

JP 設定	設定内容	備考
1-2	RTCK と接続	PARTNER-Jet2 の RTCK と接続
オープン	未接続	PARTNER-Jet2 には、なにも接続されません。出荷時設定

表 JP1 設定

注1. ターゲットが Cortex Debug Connector 20ピンで ETM ではなく JTAG 機能で 12ピンが RTCK で接続されている場合に変更してください。

3.1.2 JP2 Cortex Debug 16ピンの接続設定 出荷時TRACE_D1設定

JP 設定	設定内容	備考
1-2	TRST と接続	PARTNER-Jet2 の TRST と接続
オープン	未接続	PARTNER-Jet2 には、なにも接続されません。出荷時設定

表 JP2設定

注2. ターゲットが Cortex Debug Connector 20ピンで ETM ではなく JTAG 機能で 16ピンが TRST で接続されている場合に変更してください。

3.1.3 JP3設定

ジャンパーを接続した状態で出荷されています。変更しないでください。

3.1.4 JP4 Cortex Debug 18ピンの接続設定 出荷時TRACE_D2設定

JP 設定	設定内容	備考
1-2	DBGRQ と接続	PARTNER-Jet2 の DBGRQ と接続
オープン	未接続	PARTNER-Jet2 には、なにも接続されません。出荷時設定

表12 JP4設定

注1. ターゲットが Cortex Debug Connector 20ピンで ETM ではなく JTAG 機能で 18ピンが DBGRQ で接続されている場合に変更してください。

3.1.5 JP5 Cortex Debug 20ピンの接続設定 出荷時TRACE_D3設定

JP 設定	設定内容	備考
1-2	DBGACK と接続	PARTNER-Jet2 の DBGACK と接続
オープン	未接続	PARTNER-Jet2 には、なにも接続されません。出荷時設定

表13 JP5設定

注1. ターゲットが Cortex Debug Connector 20ピンで ETM ではなく JTAG 機能で 20ピンが DBGACK で接続されている場合に変更してください。

3.1.6 JP6 Cortex Debug 9ピンの接続設定 出荷時GND設定

JP 設定	設定内容	備考
1-2	TRST と接続	PARTNER-Jet2 の TRST と接続
2-3	GND と接続	出荷時設定

表14 JP6設定

注1. ターゲット基板の Cortex Debug 9ピンが TRST の場合、必ず変更してください。

3.2 寸法図

ターゲット基板接続部分の寸法図です。refの寸法は、実装などにより多少ずれる可能性があります。参照値として検討ください。

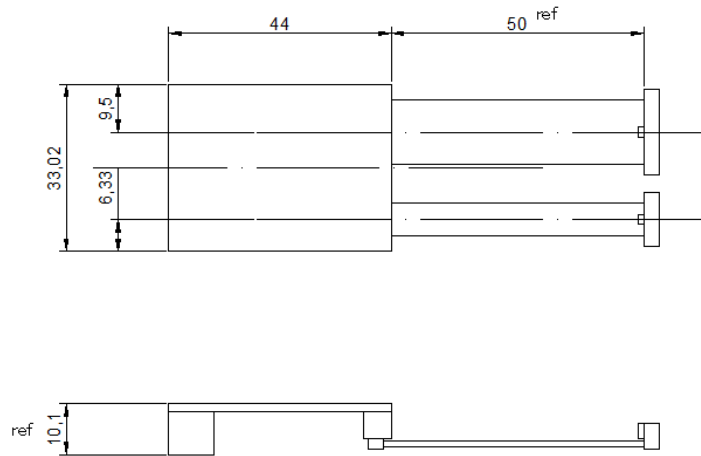


図15 寸法

PARTNER-Jet2用
ARM20ピン変換アダプタ Cortex10/20
[型番 Cortex-DEBUG-ADP]
マニュアル
第6版 発行日2017年4月

京都マイクロコンピュータ(株)

Copyright 2017 Kyoto Microcomputer Co.,LTD.